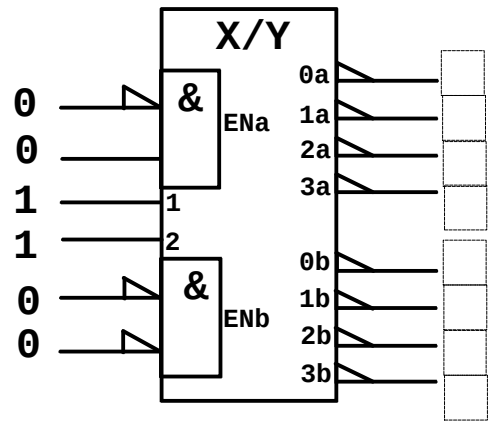
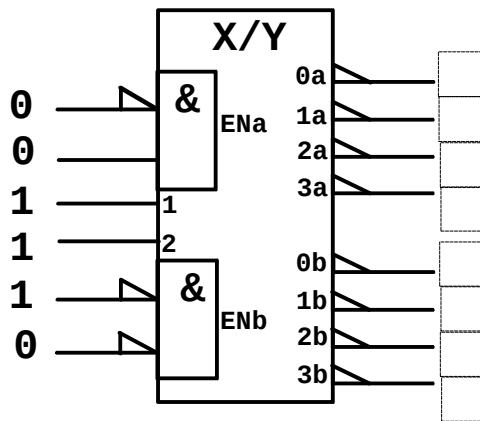
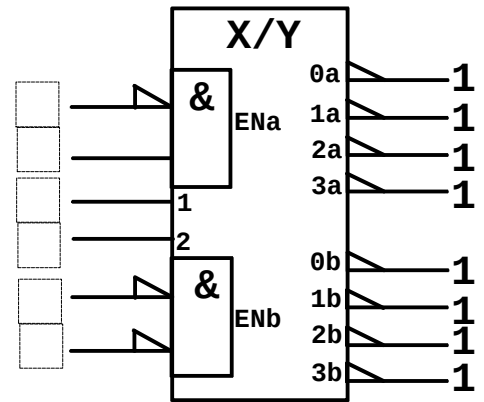
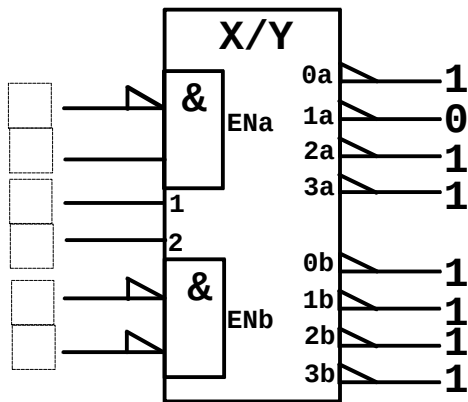
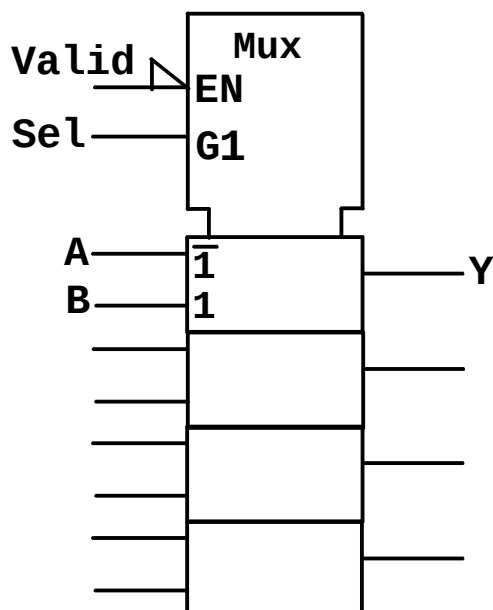


DECODEUR

Compléter les bits d'entrée ou sortie manquants

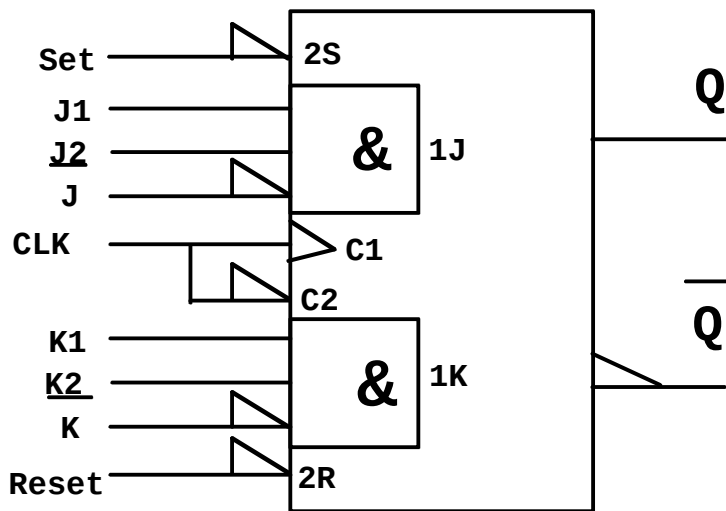


MULTIPLEXEUR



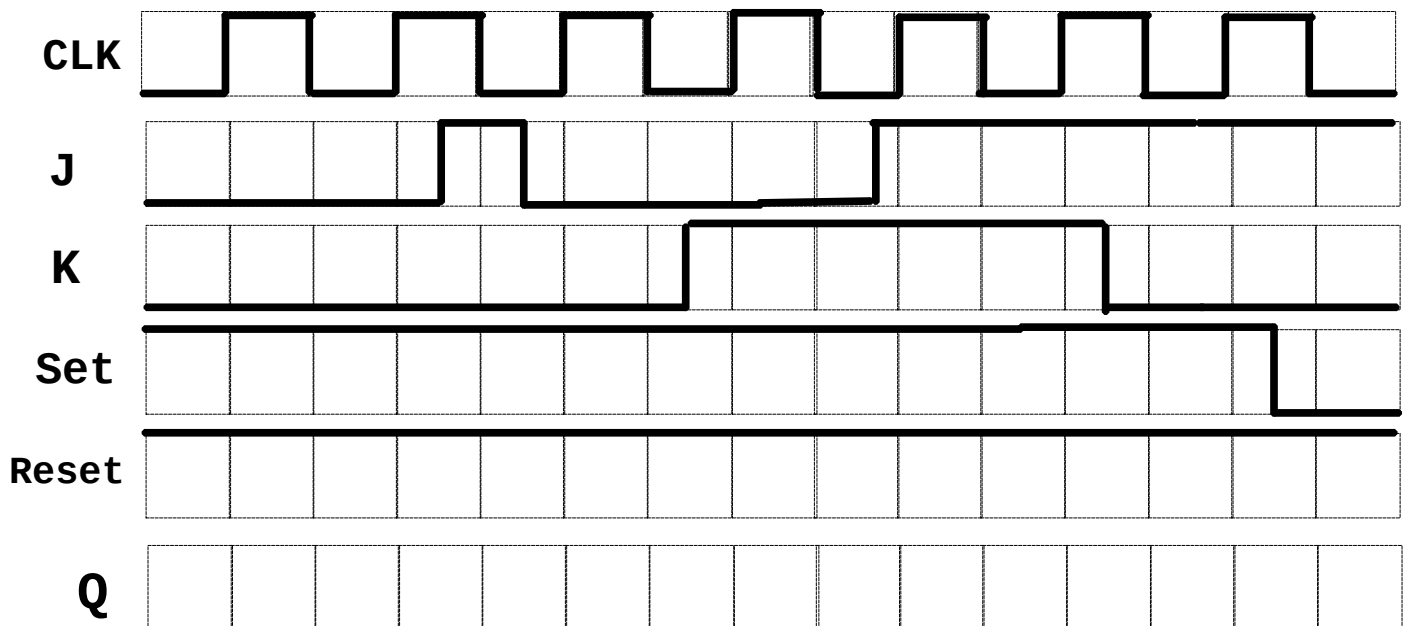
Donner l'équation de Y :

BASCULE JK



J	K	Q
0	0	Mémorisation
1	0	1
0	1	0
1	1	Toggle (inversion)

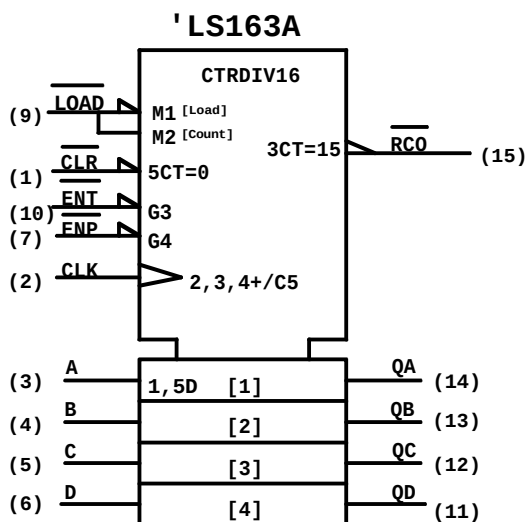
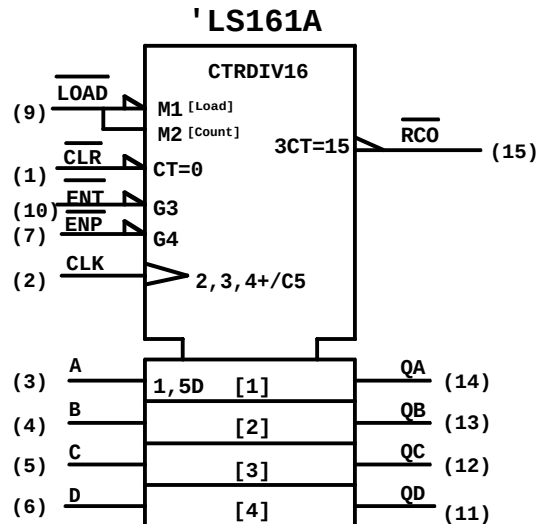
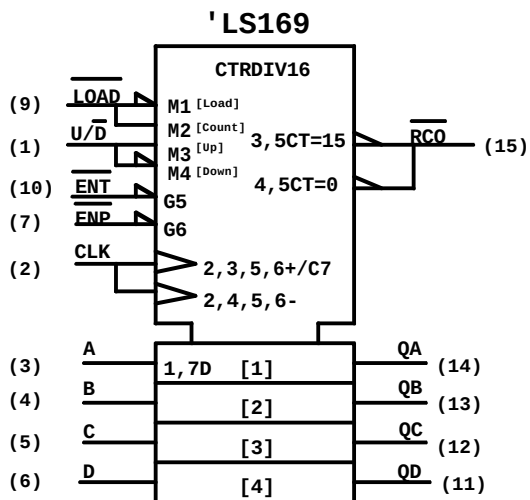
Compléter le chronogramme ci-dessous :



Compléter les niveaux nécessaires sur les entrées pour faire fonctionner la bascule comme ci-dessus :

$$J1= J2= \overline{J} \quad K1= K2= \overline{K} \quad K=$$

ANALYSE DE SYMBOLE

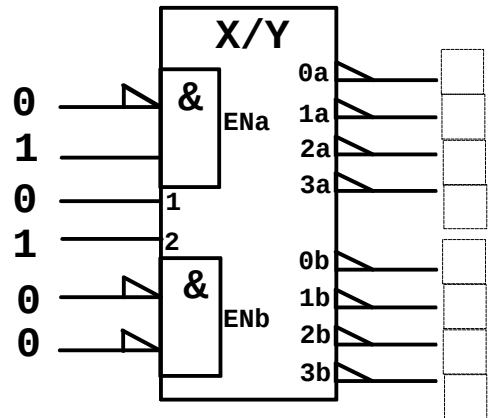
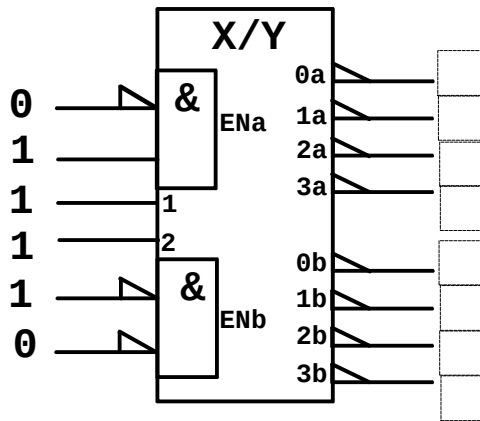
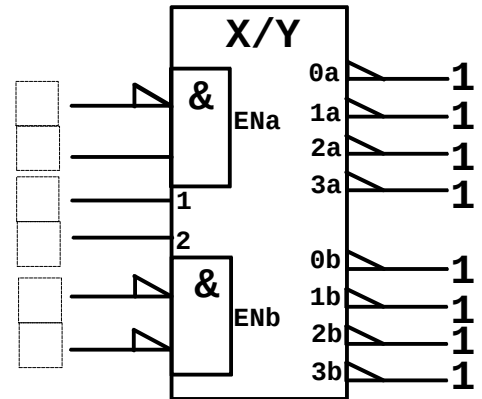
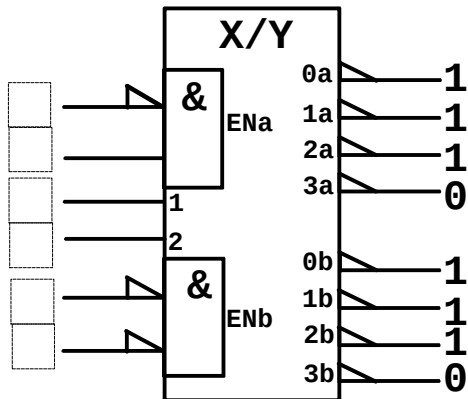


		LS169	LS163	LS161A
Chargement	Synchrone			
Chargement	Asynchrone			
Remise à zéro	Synchrone			
Remise à zéro	Asynchrone			
	Comptage			
	Décomptage			
	Compteur décimal			
	Compteur hexadécimal			

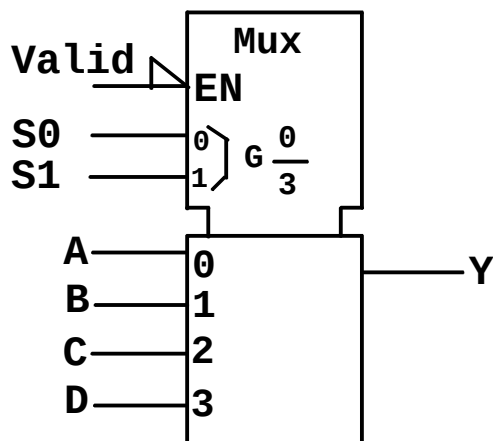
Mettre oui ou non dans chaque case

DECODEUR

Compléter les bits d'entrée ou sortie manquants

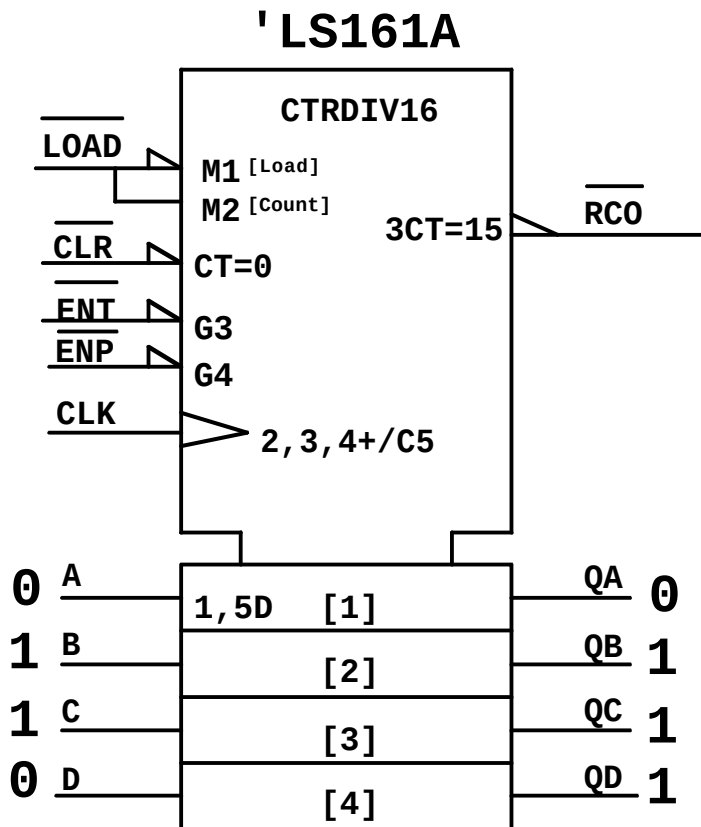


MULTIPLEXEUR



Donner l'équation de Y :

COMPTEUR DECOMPTEUR SYNCHRONES



Contenu du compteur après le prochain coup d'horloge

Remplir le tableau avec les valeurs des entrées fonctionnelles synchrones

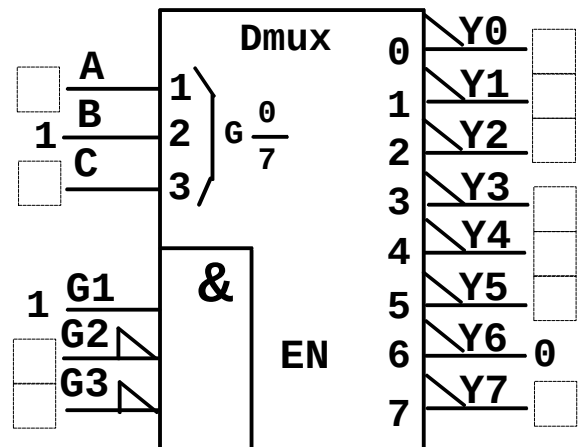
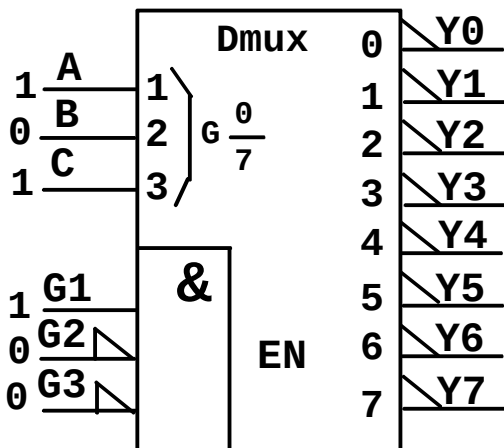
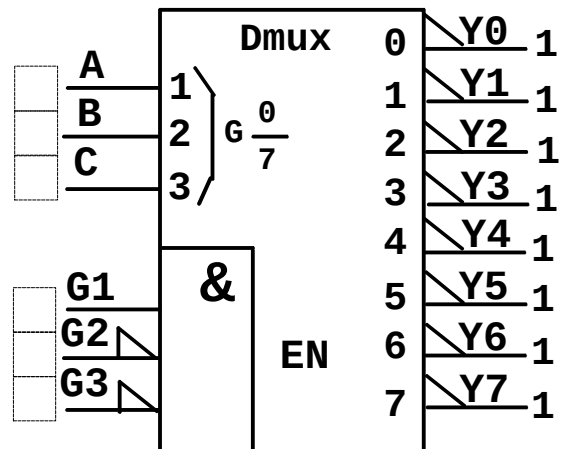
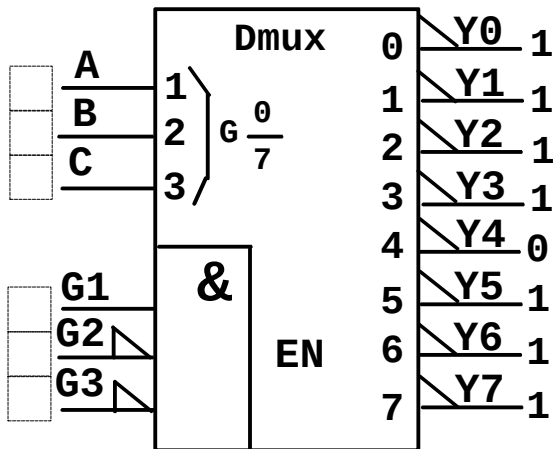
	15	6	14
$\overline{\text{ENT}}$			
$\overline{\text{ENP}}$			
$\overline{\text{LOAD}}$			

Donner la valeur de la sortie de mise en cascade

$\overline{\text{RCO}}$			
-------------------------	--	--	--

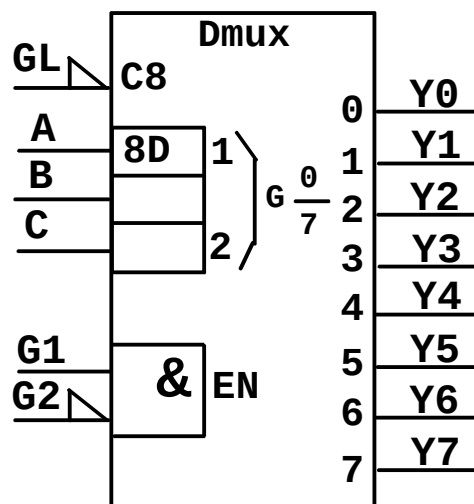
DECODEUR

Compléter les bits d'entrée ou sortie manquants



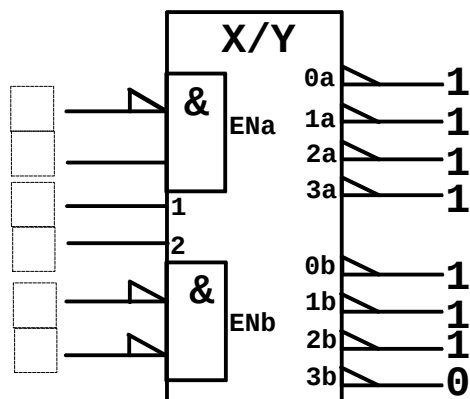
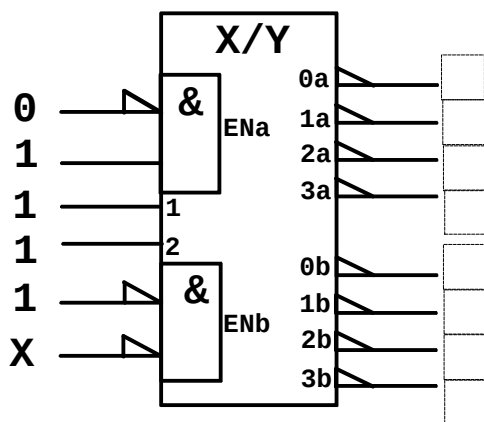
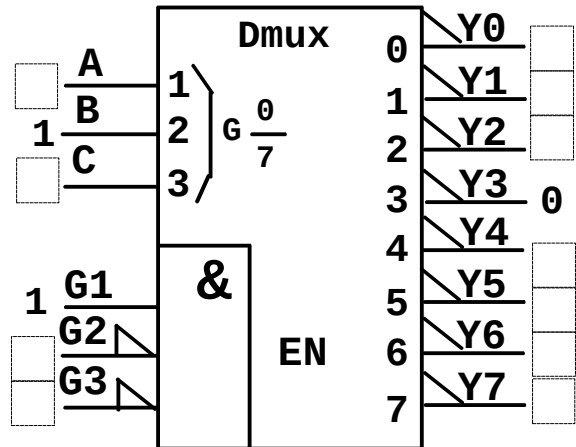
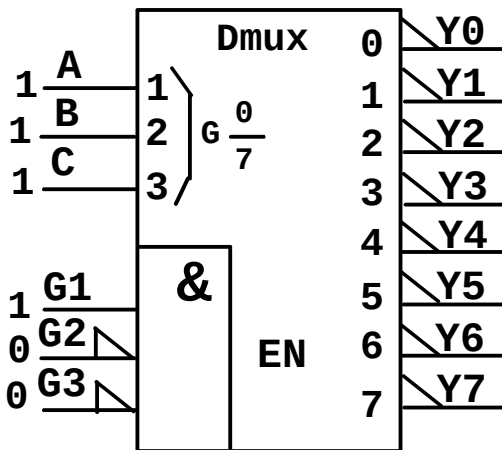
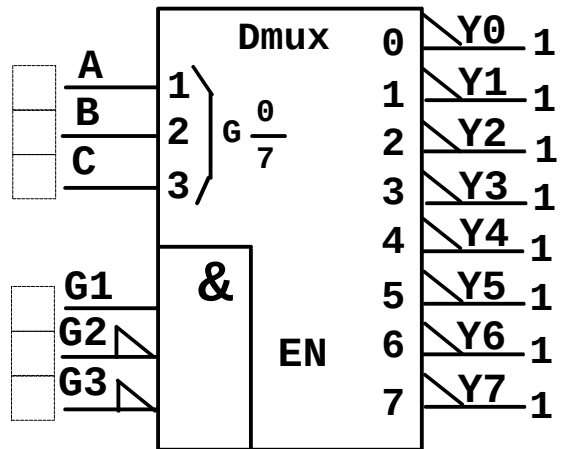
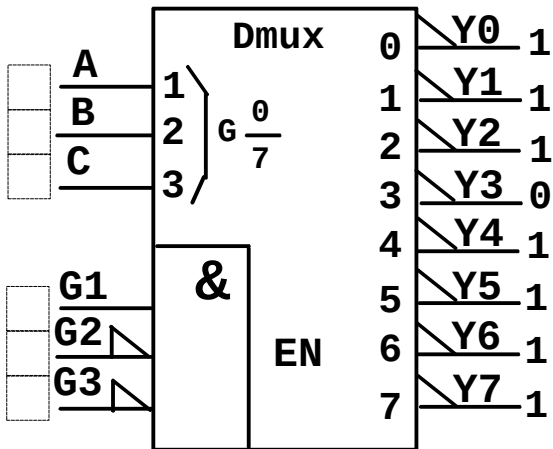
DE MULTIPLEXEUR

Décrire le fonctionnement du circuit ci-dessous

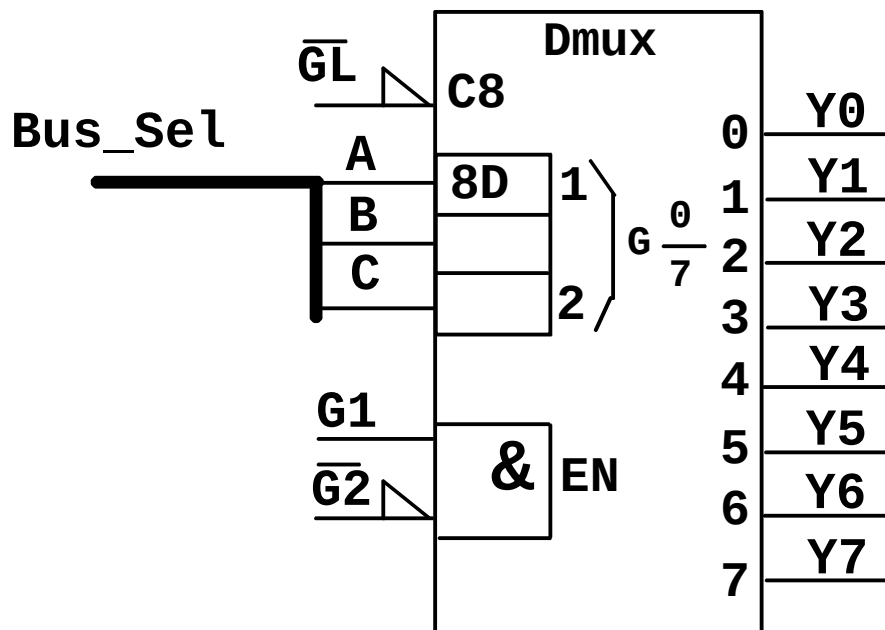


DECODEUR

Compléter les bits d'entrée ou sortie manquants



DE MULTIPLEXEUR



Remplir le chronogramme
de la page suivante.

$Bus_Sel = [C, B, A]$

$Bus_Sel = 6$ [1 1 0] donne :

$C = 1$

$B = 1$

$A = 0$

