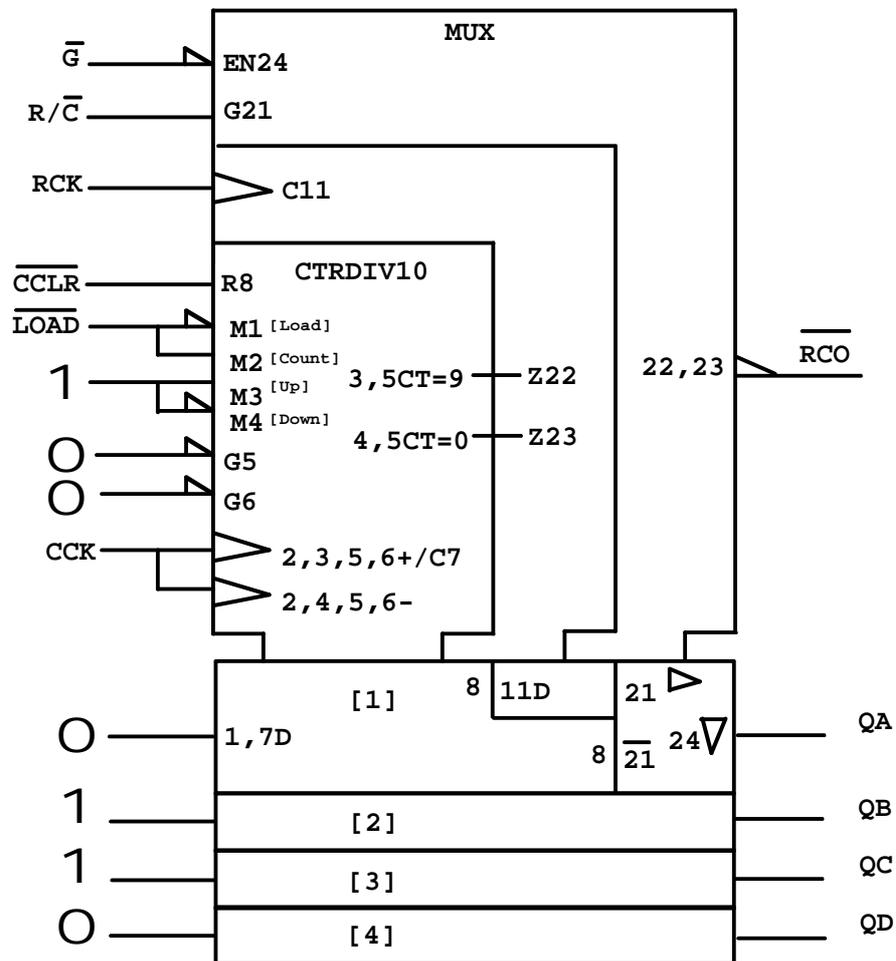
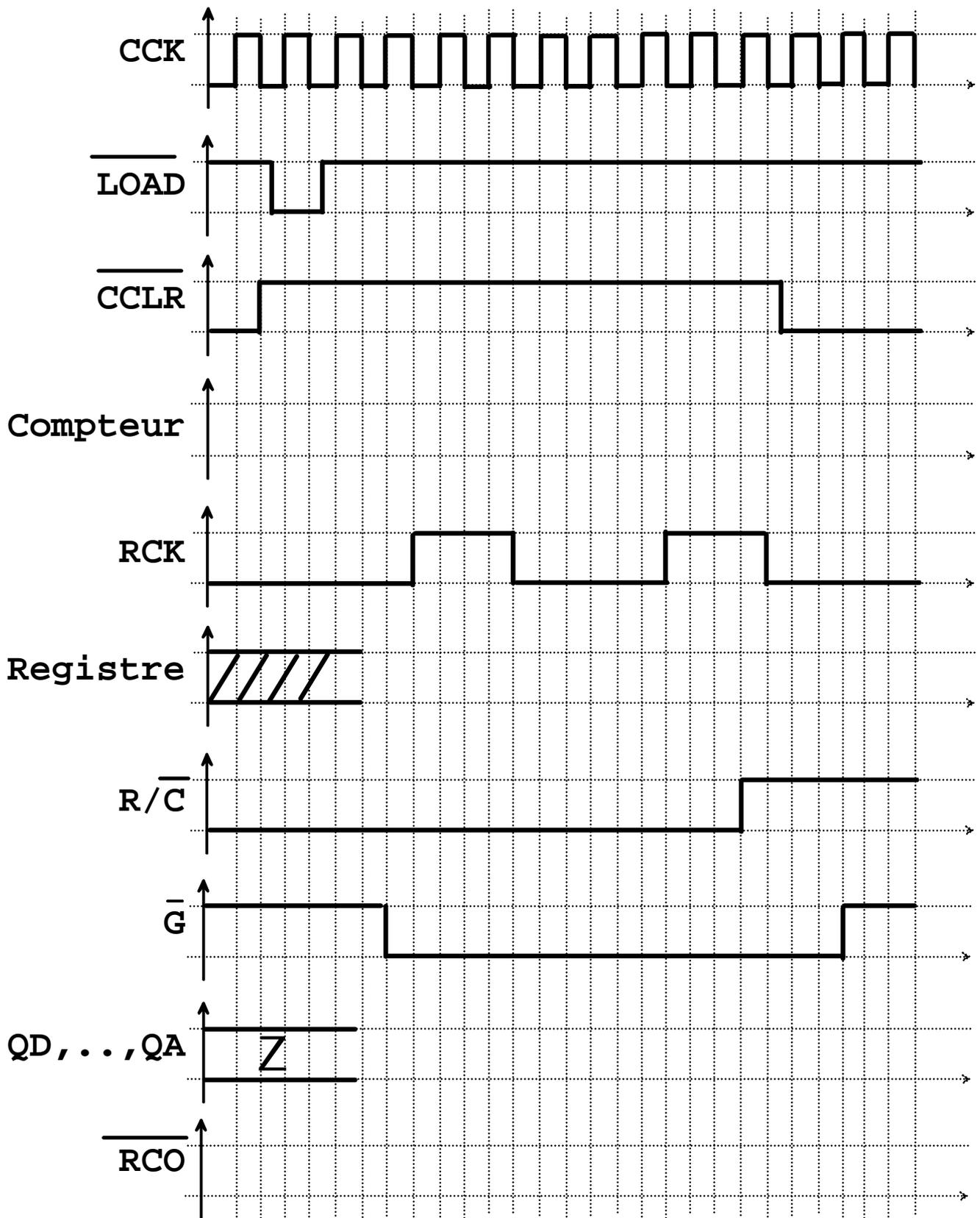


SYMBOLE DE CIRCUIT LOGIQUE

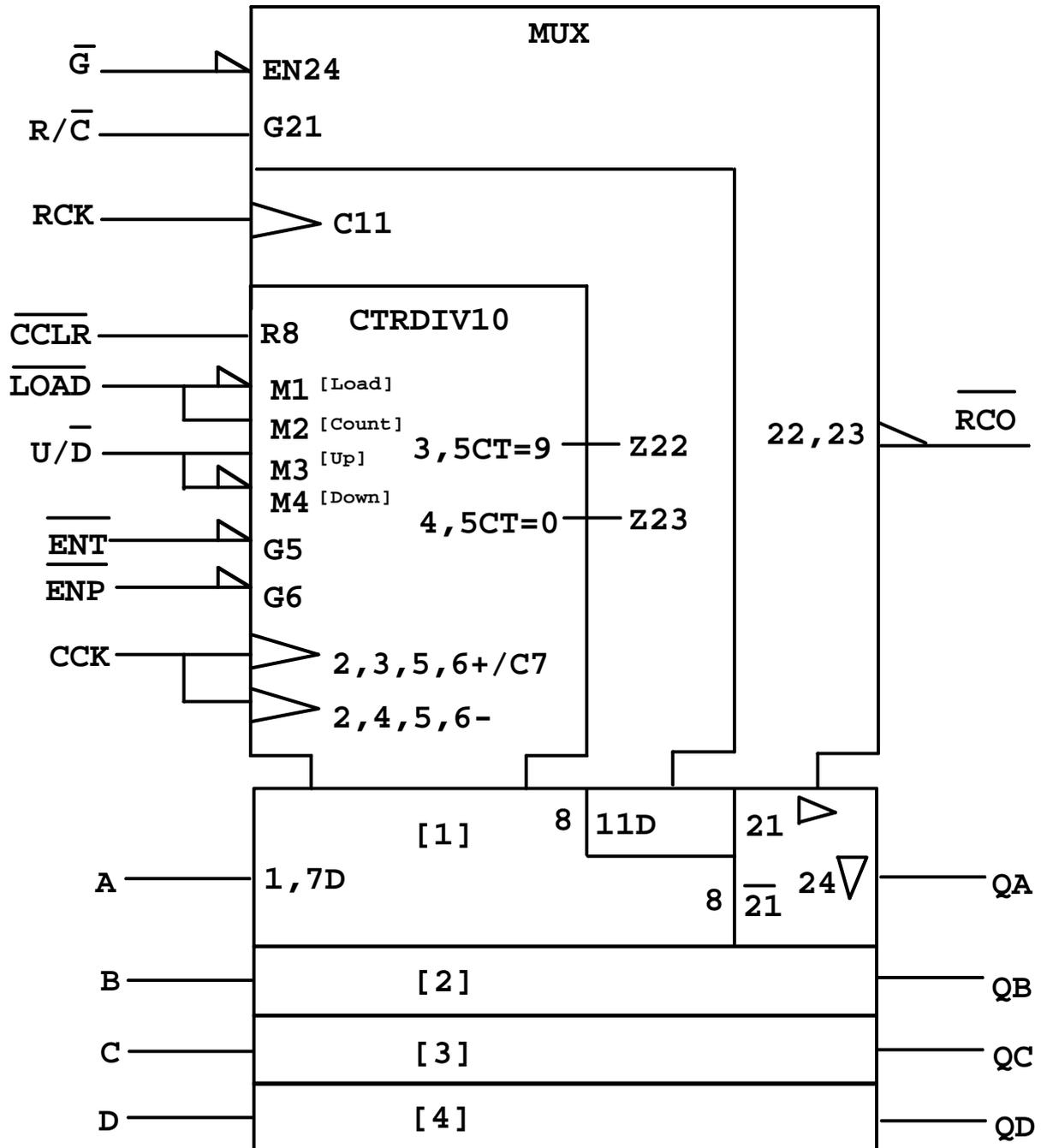


Compléter le chronogramme de la page suivante à partir de la situation initiale donnée ci-dessus.

SYMBOLE DE CIRCUIT LOGIQUE

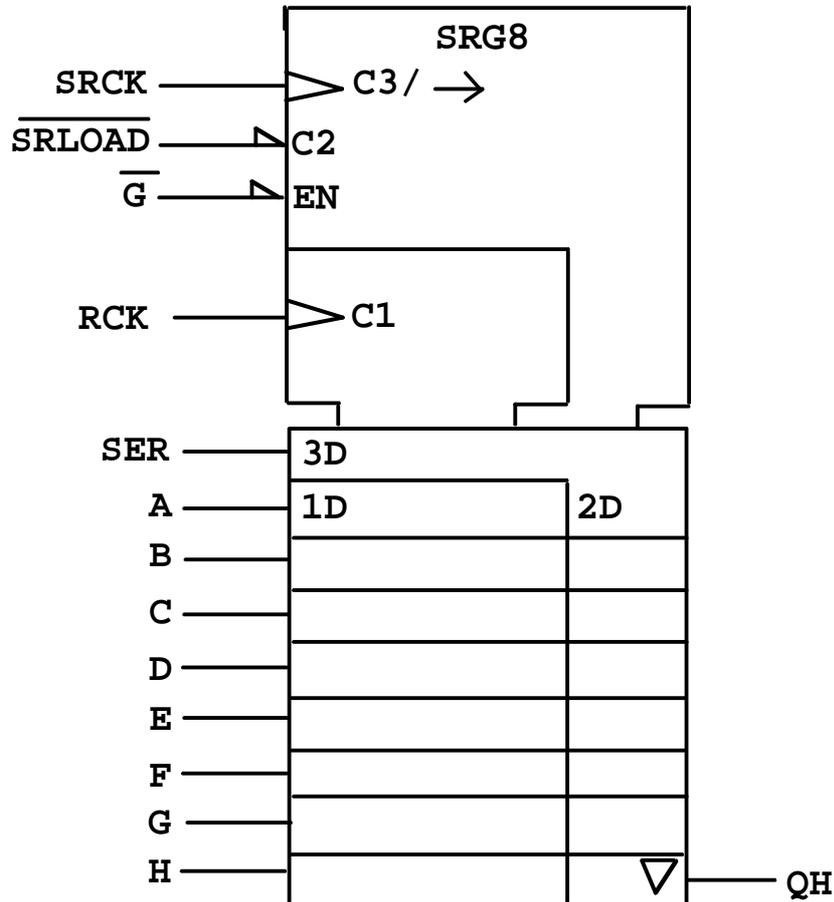


SYMBOLE DE CIRCUIT LOGIQUE



Analyser le circuit ci-dessus

SYMBOLE DE CIRCUIT LOGIQUE REGISTRE A DECALAGE

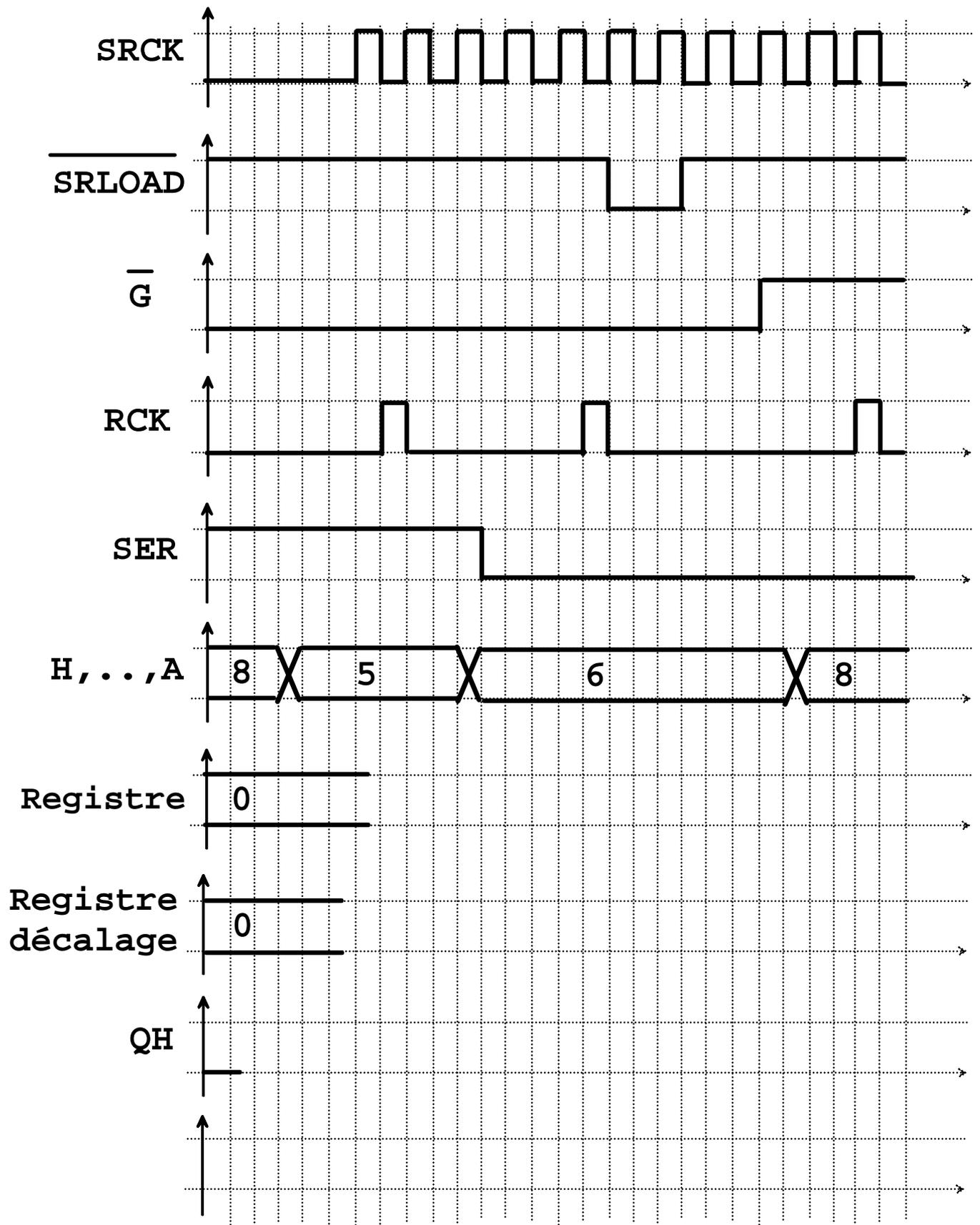


Quelle est la fonction réalisée ?

Comment réaliser un chargement // ?

Y a t'il une sortie // ?

SYMBOLE DE CIRCUIT LOGIQUE REGISTRE A DECALAGE



SYMBOLE DE CIRCUIT LOGIQUE REGISTRE A DECALAGE

